

1. 概述

这个 8 位基于 EPROM 微控制器是由完全静态 CMOS 技术设计，集高速、体积小、低功耗和抗高噪声一体的芯片。内存包括 2K 字节 EPROM 和 128 字节静态 RAM。

2. 特点

如下是关于软硬件的一些特点：

- ◆ 完全 CMOS 静态设计
- ◆ 8 位数据总线
- ◆ EPROM 大小：2K
- ◆ 内部 RAM 大小：160 字节（128 通用目的寄存器，32 特殊寄存器）
- ◆ 37 条指令
- ◆ 14 位指令长度
- ◆ 8 级硬件堆栈
- ◆ 工作电压：2.5V—5.5V, 电源范围控制不使能
4.5V—5.5V, 电源范围控制使能
- ◆ 工作频率：DC ~20MHZ
- ◆ 最短指令执行时间是在 20MHz 下除分支指令外的所有单周期指令的 200ns
- ◆ 寻址方式包括直接，间接和相对寻址方式
- ◆ 上电复位（POR）
- ◆ 电源边沿检测复位（PED）
- ◆ 电源范围检测复位（PRD）
- ◆ 睡眠低功耗方式
- ◆ 捕捉，比较，PWM 模块
- ◆ 带 SCM 同步串行口
- ◆ 8 个中断源
 - 外部 INT PIN

- TMR0, TMR1, TMR2 时钟
- A / D 转换完成
- PORTB<7: 4>电平变化中断
- CCP, SCM

◆ A / D 转换模块

- 5 个模拟输入多路共享一个 A / D 转换器
- 8 位分辨率

- ◆ TMR0 : 8 位时钟 / 计数器
- TMR1 : 16 位时钟 / 计数器
- TMR2 : 8 位时钟 / 计数器

◆ 4 种可选振荡器类型

- RC - - - 低价 RC 振荡器
- LFXT - - - 低频晶体振荡器
- XTAL - - - 标准晶体振荡器
- HFXT - - - 高频晶体振荡器

◆ 自振式看门狗定时器（WDT）

◆ 22 个可独立直接控制 I / O

3. 应用

MDT10P72 的应用范围从发动机控制，高速自动机车（电车）到低电源遥控发送 / 接收器，面向设备装置，无线电通讯如遥控器、小型设备、玩具、汽车和 PC 外围等。

4. 引脚定义

/MCLR	1	28	PB7
PA0/AIC0	2	27	PB6
PA1/AIC1	3	26	PB5
PA2/AIC2	4	25	PB4
PA3/AIC3/Vref	5	24	PB3
PA4/RTCC	6	23	PB2
PA5/SS/AIC4	7	22	PB1
V _{ss}	8	21	PB0/INT
OSC1/CLKIN	9	20	V _{dd}
OSC2/CLKOUT	10	19	V _{ss}
PC0/T10S0/T1CKI	11	18	PC7
PC1/T10SI	12	17	PC6
PC2/CCP	13	16	PC5/SD0
PC3/SCK	14	15	PC4/SDI

5. 引脚功能说明

引脚名称	I/O	功能说明
PA0~PA3, PA5	I/O	Port A, TTL 输入电平/模拟信号输入信道
RTCC/PA4	I/O	定时/计数器, 斯密特触发输入电平, 开漏极输出脚
PB0~PB7	I/O	Port B, TTL 输入电平/PB0:外部中断输入, PB4~PB7:PIN 电平变化中断
PC0~PC7	I/O	Port C, 斯密特触发输入电平
/MCLR	I	复位引脚, 斯密特触发输入电平
OSC1/CLKIN	I	振荡器输入 / 外部时钟输入
OSC2/CLKOUT	O	振荡器输出 / RC 模式, CLKOUT 脚是 CLKIN 频率的 1/4
V _{dd}		电源
V _{ss}		地

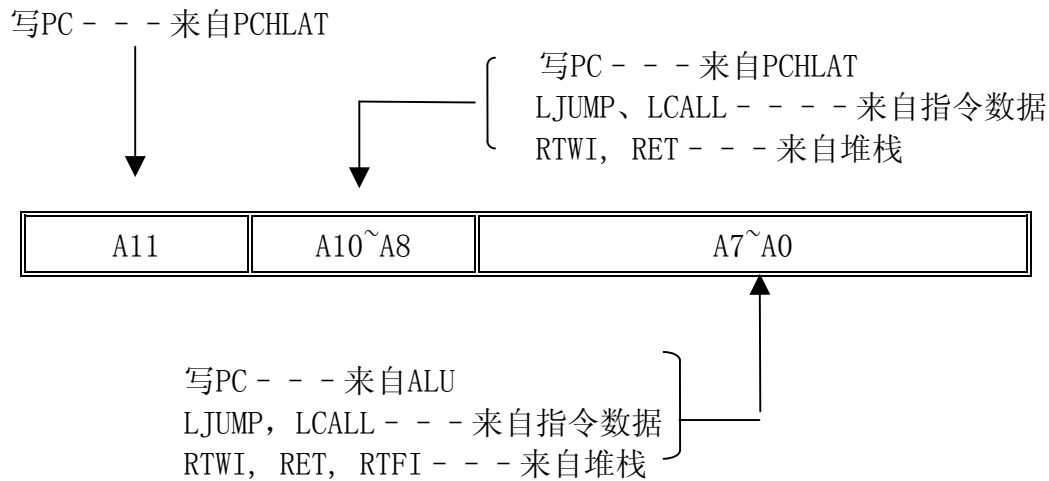
6. 内存分配

(A) 寄存器分配

地址	说明
BANK0	
00	间址寄存器
01	RTCC
02	PCL

地址	说明
03	STATUS
04	MSR
05	Port A
06	Port B
07	Port C
0A	PCHLAT
0B	INTS
0C	PIFB1
0E	TMR1L
0F	TMR1H
10	T1STA
11	TMR2
12	T2STA
13	SCMBUF
14	SCMCTL
15	CCPL
16	CCPH
17	CCPCTL
1E	ADRES
1F	ADSO
20~7F	通用目标寄存器
BANK1	
01	TMR
05	CPIO A
06	CPIO B
07	CPIO C
0C	PIEB1
0E	PSTA
12	T2PER
14	SCMSTA
1F	ADS1
A0~BF	通用目标寄存器

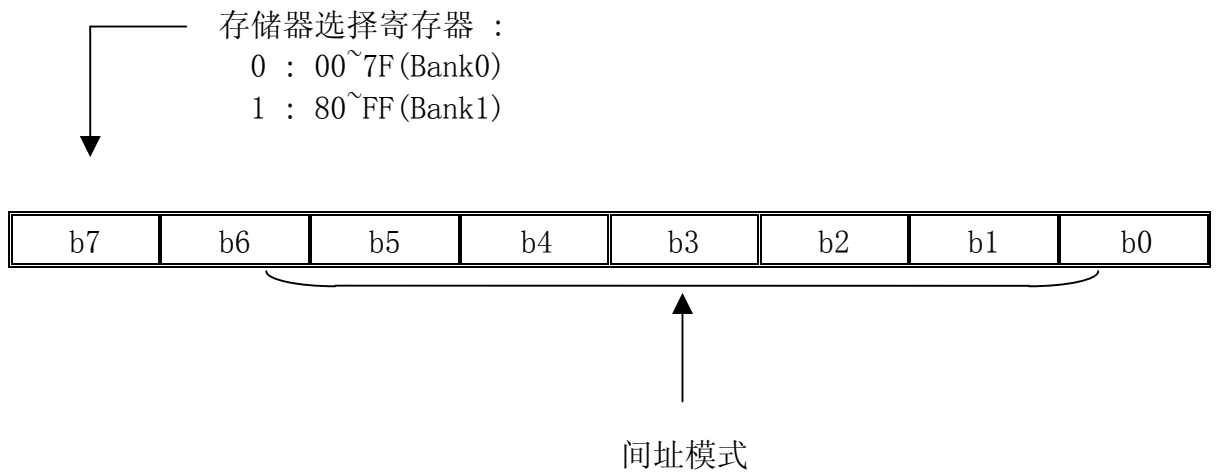
- (1) IAR (间址寄存器) : R00
- (2) RTCC (定时/计数器) : R01
- (3) PC (程序计数器) : R02, R0A



- (4) STATUS (状态寄存器) : R03

位	符号	特征
0	C	进位
1	HC	辅助进位
2	Z	零位
3	PF	电源功耗标下降标志位
4	TF	WDT 时间溢出标志位
5	RBS0	BANK 选择位: 0: 00H~7FH (BANK0) 1: 80H~FFH (BANK1)
7-6	- -	通用位

(5) MSR (存储器选择寄存器) : R04



- (6) PORT A : R05
PA5~PA0, I/O 寄存器
- (7) PORT B : R06
PB7~PB0, I/O 寄存器
- (8) PORT C : R07
PC7~PC0, I/O 寄存器
- (9) PCHLAT : R0A
- (10) INTS (中断状态寄存器) : R0B

位	符号	特征
0	RBIF	B 口改变中断标志, 当 PB<7: 4>输入改变时复位
1	INTF	INT 产生中断时置位, INT 中断标志
2	TIF	TMRO 溢出置位
3	RBIE	0: PB 电平变化时中断不使能 1: PB 电平变化时中断使能
4	INTS	0: INT 中断不使能 1: INT 中断使能
5	TIS	0: TMRO 中断不使能 1: TMRO 中断使能
6	PEIE	0 : 外围中断不使能 1 : 外围中断使能

位	符号	特征
7	GIS	0: 全程中断不使能 1: 全程中断使能

(11) PIFB1 (外围中断标志位) : ROC

位	符号	特征
0	TMR1IF	TMR1 中断标志 0 : TMR1 没溢出 1 : TMR1 溢出
1	TMR2IF	TMR2 中断标志 0 : 没有 TMR2 to T2PER 匹配值产生 1 : 有 TMR2 to T2PER 匹配值产生
2	CCPIF	CCP 中断标志 0 : 没有 TMR1 捕捉 / 比较产生 1 : 有 TMR1 捕捉 / 比较产生
3	SCMIF	SCM 中断标志 0 : 等待 SCM 发送 / 接收 1 : 该 SCM 发送 / 接收完成
5~4	--	未用
6	ADIF	A/D 中断标志 0 : A/D 转换未完成 1 : A/D 转换完成
7	--	未用

(12) TMR1L : ROE

16 位 TMR1 的最低有效 8 位

(13) TMR1H : ROF

16 位 TMR1 的最高有效 8 位

(14) T1STA : R10

位	标志	特征
0	TMR1ON	0 : 停止 TMR1 1 : TMR1 使能
1	TMR1CLK	0 : 内部时钟 (Fosc/4) 1 : 来自 PC0 的外部时钟
2	/T1SYNC	TMR1CLK = 1 0 : 同步外部时钟 1 : 异步外部时钟 TMR1CLK = 0 该位为不用
3	T1OSCEN	0 : TMR1 振荡器关闭 1 : TMR1 振荡器使能
5~4	T1CKPS1 ~ T1CKPS0	1 1 = 1:8 预分配值 1 0 = 1:4 预分配值 0 1 = 1:2 预分配值 0 0 = 1:1 预分配值
7~6	--	未用

(15) TMR2 : R11

TMR2 寄存器

(16) T2STA : R12

位	标志	特征
1~0	T2CKPS1 ~ T2CKPS0	0 0 = 预分频器为 1 0 1 = 预分频器为 4 1 x = 预分频器为 16
2	TMR2ON	1 : TMR2 is on 0 : TMR2 is off
7~3	--	未用

(17) SCMBUF : R13

串行通讯端口缓冲区

(18) SCMCTL : R14

位	标志	特征
3~0	SCM3 ~ SCM0	0 0 0 0 : SCM 主模式 , clock = Fosc/4 0 0 0 1 : SCM 主模式 , clock = Fosc/16 0 0 1 0 : SCM 主模式 , clock = Fosc/64 0 0 1 1 : SCM 主模式 , clock = TMR2 output/2 0 1 0 0 : SCM 副模式 , clock = SCK pin , /SS 控制使能 0 1 0 1 : SCM 副模式 , clock = SCK pin , /SS 控制使能
4	CKS	0 : 在上升沿发送 , 在下降沿接受, 时钟空闲状态是低电平 1 : 在下降沿发送 , 在上升沿接受, 时钟空闲状态是高电平
5	SCMEN	0 : SCM 不使能, PC3, PC4, PC5 为 I/O 口 1 : SCM 使能
6	SCMROI	0 : 没有溢出 1 : 溢出
7	WCOL	0 : 表示写入成功, 没有冲突 1 : 表示写入失败, 正在传送先前字节

(19) CCPL : R15

捕捉 / 比较 / PWM 最低有效 8 位

(20) CCPH : R16

捕捉 / 比较 / PWM 最高有效 8 位

(21) CCPCTL : R17

位	标志	特征
3~0	CCPM3 ~ CCPM0	0 0 0 0 : CCP 关闭 0 1 0 0 : 捕捉模式 , 每个下降沿 0 1 0 1 : 捕捉模式 , 每个上升沿 0 1 1 0 : 捕捉模式 , 每 4 th 个上升沿 0 1 1 1 : 捕捉模式 , 每 16 th 个上升沿 1 0 0 0 : 比较模式 , 在匹配时输出高电平 1 0 0 1 : 比较模式 , 在匹配时输出低电平 1 0 1 0 : 比较模式 , 在匹配时产生软件中断 1 0 1 1 : 比较模式 , 触发器特殊事件 1 1 x x : PWM 模式
5~4	PWMLSB	这些位是该 PWM 功能周期的两个最低有效位
7~6	--	未用

(22) ADRES (A/D 结果寄存器) : R1E

(23) ADS0 (A/D 状态寄存器) : R1F

位	标志	特征
0	ADRUN	0 : A/D 转换模块关闭, 确保没有工作电流 1 : A/D 转换模块工作
1	--	未用
2	GO/DONEB	0 : A/D 转换在进行中 1 : A/D 转换不在进行中
5~3	CHS2~0	000 : AIC0 001 : AIC1 010 : AIC2 011 : AIC3 100 : AIC4
7~6	ASCS1-0	00 : fosc/2 01: fosc/8 10 : fosc/32 11 : f RC (*Note)

*Note: 由 OSC 模式决定, HF: fosc/32 XT: fosc/8 RC: fosc/2 LF: fosc/2

(24) TMR (定时模式寄存器) : R81

位	标志	特征		
2~0	PS2~0	预分频器值	RTCC比率	WDT 比率
		0 0 0	1 : 2	1 : 1
		0 0 1	1 : 4	1 : 2
		0 1 0	1 : 8	1 : 4
		0 1 1	1 : 16	1 : 8
		1 0 0	1 : 32	1 : 16
		1 0 1	1 : 64	1 : 32
		1 1 0	1 : 128	1 : 64
1 1 1	1 : 256	1 : 128		
3	PSC	预分频器分配位 : 0 — RTCC 1 — Watchdog Timer		
4	TCE	RTCC边沿触发方式 0 — 上升沿触发 1 — 下降沿触发		
5	TCS	RTCC 信号设置 : 0 — 内部指令周期 1 — RTCC pin电平转变		
6	IES	中断边沿选择 0 — PBO下降沿中断 1 — PBO上升沿中断		

位	标志	特征
7	PBPH	PORTB 上拉 0 — PORTB 上拉使能 1 — PORTB 上拉不使能

(25) CPI0 A (控制 I/O 口方式寄存器) : R85
= “0”, I/O 引脚定义为输出方式
= “1”, I/O 引脚定义为输入方式

(26) CPI0 B (控制 I/O 口方式寄存器) : R86
= “0”, I/O 引脚定义为输出方式
= “1”, I/O 引脚定义为输入方式

(27) CPI0 C (控制 I/O 口方式寄存器) : R87
= “0”, I/O 引脚定义为输出方式
= “1”, I/O 引脚定义为输入方式

(28) PIEB1 : R8C

位	标志	特征
0	TMR1IE	TMR1 中断使能位 0 : TMR1 中断不使能 1 : TMR1 中断使能
1	TMR2IE	TMR2 中断使能位 0 : TMR2 中断不使能 1 : TMR2 中断使能
2	CCPIE	CCP 中断使能位 0 : CCP 中断不使能 1 : CCP 中断使能
3	SCMIE	SCM 中断使能位 0 : SCM 中断不使能 1 : SCM 中断使能
5~4	--	未用
6	ADIE	A/D 中断使能位 0 : A/D 中断不使能 1 : A/D 中断使能
7	--	未用

(29) PSTA : R8E

位	标志	特征
0	PRDB	0 : 电源范围检测 (PRD) 复位发生 1 : 没有电源范围检测 (PRD) 复位发生
1	PORB	0 : 上电复位发生 1 : 没有上电复位发生

(30) T2PER : R92

Timer2 周期

(31) SCMSTA : R94

位	标志	特征
0	BF	0 : 接收没完成 1 : 接收完成
7~1	--	未用

(32) ADS1 (A/D 状态寄存器) : R9F

位	标志	特征
2~0	PAVM2~0	0 0 0 : PA0~3, PA5 = 模拟信号输入. VREF=VDD 0 0 1 : PA0~2, PA5 = 模拟信号输入. PA3 =参考输入, VREF=PA3 0 1 0 : PA0~3, PA5 = 模拟信号输入. VREF=VDD 0 1 1 : PA0~2, PA5 = 模拟信号输入. PA3=参考输入, VREF=PA3 1 0 0 : PA0, 1, 3 = 模拟信号输入. PA2, 5=数字 I/O, VREF=VDD 1 0 1 : PA0, 1 = 模拟信号输入. PA2, 5=数字 I/O, VREF=PA3 1 1 x : PA0~3, 5=数字 I/O

(33) EPROM配置选项 (通过烧录器设置) :

振荡器类型
RC 振荡器
HFXT 振荡器
XTAL 振荡器
LFXT 振荡器

看门狗控制
看门狗定时器使能整个时间
看门狗定时器不使能整个时间

电源范围控制 (PRD)
电源范围控制使能 (Enable)
电源范围控制不使能 (Disable)

振荡器起振时间控制
0ms
75ms

电源边沿检测 (PED)
上电检测使能 (Enable)
上电检测不使能 (Disable)

保护位
保护不使能 (Disable)
保护使能 (Enable)

(B) 程序存储器

地址	说明
000-7FF	程序存储器
000	上电, 外部复位或 WDT 时间溢出复位起始地址
004	中断向量

7. Reset Condition for all Registers

寄存器	地址	上电复位, 电源范围 检测器复位	/MCLR 或 WDT 复位	睡眠唤醒
IAR	00h	N/A	N/A	N/A
RTCC	01h	xxxx xxxx	uuuu uuuu	uuuu uuuu
PC	0Ah, 02h	0000 0000 0000	0000 0000 0000	PC+1
STATUS	03h	0001 1xxx	000# #uuu	000# #uuu

This specification are subject to be changed without notice. Any latest information please preview

寄存器	地址	上电复位, 电源范围 检测器复位	/MCLR 或 WDT 复位	睡眠唤醒
MSR	04h	xxxx xxxx	uuuu uuuu	uuuu uuuu
PORT A	05h	--xx xxxx	--uu uuuu	--uu uuuu
PORT B	06h	xxxx xxxx	uuuu uuuu	uuuu uuuu
PORT C	07h	xxxx xxxx	uuuu uuuu	uuuu uuuu
PCHLAT	0Ah	---0 0000	---0 0000	---u uuuu
INTS	0Bh	0000 000x	0000 000u	uuuu uuuu
PIFB1	0Ch	-0-- 0000	-0-- 0000	-u-- uuuu
TMR1L	0Eh	xxxx xxxx	uuuu uuuu	uuuu uuuu
TMR1H	0Fh	xxxx xxxx	uuuu uuuu	uuuu uuuu
T1STA	10h	--00 0000	--uu uuuu	--uu uuuu
TMR2	11h	0000 0000	0000 0000	uuuu uuuu
T2STA	12h	----- -000	----- -uuu	----- -uuu
SCMBUF	13h	xxxx xxxx	uuuu uuuu	uuuu uuuu
SCMCTL	14h	0000 0000	0000 0000	uuuu uuuu
CCPL	15h	xxxx xxxx	uuuu uuuu	uuuu uuuu
CCPH	16h	xxxx xxxx	uuuu uuuu	uuuu uuuu
CCPCTL	17h	--00 0000	--00 0000	--uu uuuu
ADRES	1Eh	xxxx xxxx	uuuu uuuu	uuuu uuuu
ADSO	1Fh	0000 00-0	0000 00-0	uuuu uu-u
TMR	81h	1111 1111	1111 1111	uuuu uuuu
CPIOA	85h	--11 1111	--11 1111	--uu uuuu
CPIOB	86h	1111 1111	1111 1111	uuuu uuuu
CPIOC	87h	1111 1111	1111 1111	uuuu uuuu
PIEB1	8Ch	-0-- 0000	-0-- 0000	-u-- uuuu
PSTA	8Eh	----- --0u	----- --uu	----- --uu
T2PER	92h	1111 1111	1111 1111	1111 1111
SCMSTA	94h	----- ---0	----- ---0	----- ---u
ADS1	9Fh	----- -000	----- -000	----- -uuu

注释: U = 不变, X = 不可知, - = 未用, 读为“0”, # = 依据下列条件

条件	STATUS 位 4	STATUS 位 3	PSTA 位 1	PSTA 位 0
/MCLR 复位(非 SLEEP 期间)	u	u	u	u
/MCLR 复位在 SLEEP 期间	1	0	u	u
WDT 复位(非 SLEEP 期间)	0	1	u	u
WDT 复位在 SLEEP 期间	0	0	u	u
上电复位	1	1	0	x
电源范围检测复位	1	1	u	0

8. Instruction Set :

指令码	助记符	功能	操作	状态标志
010000 00000000	NOP	空操作	None	
010000 00000001	CLRWT	清看门狗定时器	0→WT	TF, PF
010000 00000010	SLEEP	睡眠方式	0→WT, stop OSC	TF, PF
010000 00000011	TMODE	W 到 TMODE 寄存器	W→TMODE	None
010000 00000100	RET	返回	Stack→PC	None
010000 00000rrrr	CPIO R	控制 I/O 口寄存器	W→CPIO r	None
010001 lrrrrrrrr	STWR R	存储 W 到寄存器中	W→R	None
011000 trrrrrrrr	LDR R, t	送寄存器	R→t	Z
111010 iiiiiiiii	LDWI I	送立即数到 W	I→W	None
010111 trrrrrrrr	SWAPR R, t	高低四位交换	$[R(0\sim3) \leftrightarrow R(4\sim7)] \rightarrow t$	None
011001 trrrrrrrr	INCR R, t	寄存器加 1	R+1→t	Z
011010 trrrrrrrr	INCRSZ R, t	增 1, 为零跳转	R+1→t	None
011011 trrrrrrrr	ADDWR R, t	W 与寄存器相加	W+R→t	C, HC, Z
011100 trrrrrrrr	SUBWR R, t	寄存器减去 W	R-W→t or (R+/W+1→t)	C, HC, Z
011101 trrrrrrrr	DECR R, t	寄存器减 1	R-1→t	Z
011110 trrrrrrrr	DECRSZ R, t	减 1 为零跳转	R-1→t	None
010010 trrrrrrrr	ANDWR R, t	W 与寄存器相与	$R \cap W \rightarrow t$	Z
110100 iiiiiiiii	ANDWI I	W 与立即数相与	$i \cap W \rightarrow W$	Z

This specification are subject to be changed without notice. Any latest information please preview

指令码	助记符	功能	操作	状态标志
010011 trrrrrrr	IORWR R, t	W 与寄存器相或	$R \cup W \rightarrow t$	Z
110101 iiiiiiiii	IORWI I	W 与立即数相或	$i \cup W \rightarrow W$	Z
010100 trrrrrrr	XORWR R, t	W 与寄存器相异或	$R \oplus W \rightarrow t$	Z
110110 iiiiiiiii	XORWI i	W 与立即数相异或	$i \oplus W \rightarrow W$	Z
011111 trrrrrrr	COMR R, t	取反	$\neg R \rightarrow t$	Z
010110 trrrrrrr	RRR R, t	带进位循环右移	$R(n) \rightarrow R(n-1),$ $C \rightarrow R(7), R(0) \rightarrow C$	C
010101 trrrrrrr	RLR R, t	带进位循环左移	$R(n) \rightarrow r(n+1),$ $C \rightarrow R(0), R(7) \rightarrow C$	C
010000 lxxxxxxx	CLRW	工作寄存器清 0	$0 \rightarrow W$	Z
010001 0rrrrrrrr	CLRR R	寄存器清 0	$0 \rightarrow R$	Z
0000bb brrrrrrrr	BCR R, b	位清除	$0 \rightarrow R(b)$	None
0010bb brrrrrrrr	BSR R, b	置位	$1 \rightarrow R(b)$	None
0001bb brrrrrrrr	BTSC R, b	如果 R (b) =0 则跳转	Skip if R(b)=0	None
0011bb brrrrrrrr	BTSS R, b	如果 R (b) =1 则跳转	Skip if R(b)=1	None
100nnn nnnnnnnn	LCALL n	长调用子程序	$n \rightarrow PC,$ $PC+1 \rightarrow Stack$	None
101nnn nnnnnnnn	LJUMP n	长跳转	$n \rightarrow PC$	None
110111 iiiiiiiii	ADDWI i	加立即数送至 W	$W+I \rightarrow W$	C, HC, Z
110001 iiiiiiiii	RTWI i	返回, 将立即数放入 W 中	$Stack \rightarrow PC, i \rightarrow W$	None
111000 iiiiiiiii	SUBWI i	立即数减去 W	$i-W \rightarrow W$	C, HC, Z
010000 00001001	RTFI	中断返回	$Stack \rightarrow PC, 1 \rightarrow GIS$	None

注释: W: 工作寄存器

WDT: 看门狗定时器

TMODE: 定时器方式寄存器

CPIO: I/O 口控制寄存器

TF: 超时位标志

PF: 掉电标志

PC: 程序计数器

OSC: 振荡器

Inclu.: 或

b: 位位置

t: 目的寄存器

0: 工作寄存器

1: 通用寄存器

R: 通用寄存器地址

C: 进位标志位

HC: 辅助进位

Z: 零标志位

/: 取反

Exclu. : 异

AND : 与

x: 忽略

i: 立即数 (8 位)

n: 立即地址

9. 电气特性

*注意: 温度=25° C

1. 绝对最大额定值

最大 Vdd 输入电流: 250 mA

最大 Vss 输出电流: 300 mA

源自 Port A 的最大电流: 150 mA

源自 Port B 的最大电流: 200 mA

源自 Port C 的最大电流: 200 mA

Port A 最大沉入电流: 150 mA

Port B 最大沉入电流: 200 mA

Port C 最大沉入电流: 200 mA

源自任何 I / O 的最大输出电流: 25 mA

沉入任何 I / O 的最大输出电流: 25 mA

以上参数仅供参考

2. 工作电流:

(1) HF (C=10p) , WDT - enable, PRD - disable

	4M	10M	20M	Sleep	Sleep, WDT-disable, PRD-disable
2.5V	350u	770u	1.4m	20u	1u
3.0V	450u	880u	1.7m	37u	1u
4.0V	730u	1.4m	2.6m	42u	1u
5.0V	1.1m	2.0m	3.6m	52u	1u
5.5V	1.6m	2.9m	4.8m	80u	1u

以上参数仅供参考

(2) XT (C=10p) , WDT - enable, PRD - disable

	1M	4M	10M	Sleep	Sleep, WDT-disable, PRD-disable
2.5V	80u	220u	500u	12u	1u
3.0V	170u	400u	850u	37u	1u
4.0V	300u	700u	1.3m	42u	1u
5.0V	500u	1.0m	1.8m	52u	1u
5.5V	800u	1.4m	2.7m	80u	1u

以上参数仅供参考

(3) LF (C=10p) , WDT - enable, PRD - disable,

	32K	455K	1M	Sleep	Sleep, WDT-disable, PRD-disable
2.5V	25u	(2.7V) 80u	100u	120u	1u
3.0V	35u	100u	130u	37u	1u
4.0V	50u	140u	190u	42u	1u
5.0V	100u	200u	250u	52u	1u
5.5V	200u	300u	350u	80u	1u

以上参数仅供参考

(4) RC, WDT - enable; PRD - disable; @Vdd = 5.0V

C	R	Freq.	Current	Sleep, WDT-disable, PRD-disable
3p	4.7k	12.1M	1.9m	1u
	10k	6.3M	1.1m	1u
	47k	1.4M	350u	1u
	100k	702K	220u	1u
	300k	235K	140u	1u
	470k	149K	130u	1u
20p	4.7k	5.8M	1.0m	1u
	10k	2.9M	600u	1u
	47k	640K	210u	1u
	100k	310K	160u	1u
	300k	104K	130u	1u
	470k	66K	120u	1u
100p	4.7k	1.7M	380u	1u
	10k	865K	250u	1u
	47k	190K	140u	1u
	100k	91K	130u	1u
	300k	31K	110u	1u
	470k	19K	105u	1u
300p	4.7k	740K	220u	1u
	10k	362K	170u	1u
	47k	79K	140u	1u
	100k	38K	110u	1u
	300k	13K	105u	1u
	470k	8K	105u	1u

以上参数仅供参考

RC, WDT - enable; PRD - disable; @Vdd = 3.0V

C	R	Freq.	Current	Sleep, WDT-disable, PRD-disable
3p	4.7k	11.8M	1.1m	1u
	10k	6.7M	580u	1u
	47k	1.7M	190u	1u
	100k	900K	150u	1u
	300k	275K	80u	1u
	470k	176K	70u	1u
20p	4.7k	6.4M	600u	1u
	10k	3.4M	330u	1u
	47k	790K	120u	1u
	100k	380K	90u	1u
	300k	127K	70u	1u
	470k	81K	60u	1u
100p	4.7k	2.2M	230u	1u
	10k	1.1M	150u	1u
	47k	250K	80u	1u
	100k	120K	70u	1u
	300k	40K	60u	1u
	470k	26K	60u	1u
300p	4.7k	1.0M	150u	1u
	10k	520K	110u	1u
	47k	115K	70u	1u
	100k	55K	65u	1u
	300k	18K	60u	1u
	470k	12K	60u	1u

以上参数仅供参考

3. 输入电压 (Vdd = 5V) :

	Port	Min	Max
Vil	TTL	Vss	1.0V
	史密特触发	Vss	0.6V
Vih	TTL	2.2V	Vdd
	史密特触发	3.8V	Vdd

以上参数仅供参考

输入电压 (Vdd = 3V) :

	Port	Min	Max
Vil	TTL	Vss	0.8V
	史密特触发	Vss	0.4V
Vih	TTL	2.0V	Vdd
	史密特触发	2.6V	Vdd

以上参数仅供参考

4. 输出电压 (Vdd = 5V) :

	PA, PB	状态
Voh	4.4V	Ioh = -20mA
Vol	1.2V	Iol = 20mA
Voh	4.6V	Ioh = -5mA
Vol	0.5V	Iol = 5mA

以上参数仅供参考

输出电压 (Vdd = 3V) :

	PA, PB	状态
Voh	1.2V	Ioh = -20mA
Vol	0.6V	Iol = 20mA
Voh	2.4V	Ioh = -5mA
Vol	0.4V	Iol = 5mA

以上参数仅供参考

5. 基本 WDT 溢出周期:

	Time
2.5V	25
3.0V	23
4.0V	20
5.0V	17
5.5V	16

Unit = ms

以上参数仅供参考

6. 温度& WDT (Vdd = 5V) :

温度(° C)	-40	-20	0	30	50	80
WDT time(ms)	12.5	14.2	16.1	17.5	19.5	21.7

以上参数仅供参考

7. PRD :

(1)PRD 复位电压 :

	电压
Vih	4.0±10%
Vil	3.6±10%

Unit = V

以上参数仅供参考

(2) PRD 复位电流 :

	电流
4.0V	100
3.6V	80

Unit = uA

以上参数仅供参考

8. 上位电阻:

Vdd	5V	3V
上拉	45	85

Unit = K Ohm

以上参数仅供参考

9. MCLR 滤波时间:

Vdd=5V

时间	720
----	-----

Unit = ns

以上参数仅供参考

10. OSC1 时限要求:

外部时钟高或低电平时间 (osc1)	2.5us (min) LF 模式 (1MHz)
	80ns (min) XT 模式 (4MHz)
	15ns (min) HF 模式 (20MHz)
外部时钟上升高或降低时间 (osc1)	50ns (max) LF 模式 (1MHz)
	15ns (max) XT 模式 (4MHz)
	5ns (max) HF 模式 (20MHz)

以上参数仅供参考

11. OSC1 和 CLKOUT 要求:

OSC1 高电平至 CLKOUT 高电平	80ns (典型值) RC 模式
OSC1 高电平至 CLKOUT 低电平	80ns (典型值) RC 模式
CLKOUT 上升时间	50ns (典型值) RC 模式
CLKOUT 下降时间	50ns (典型值) RC 模式

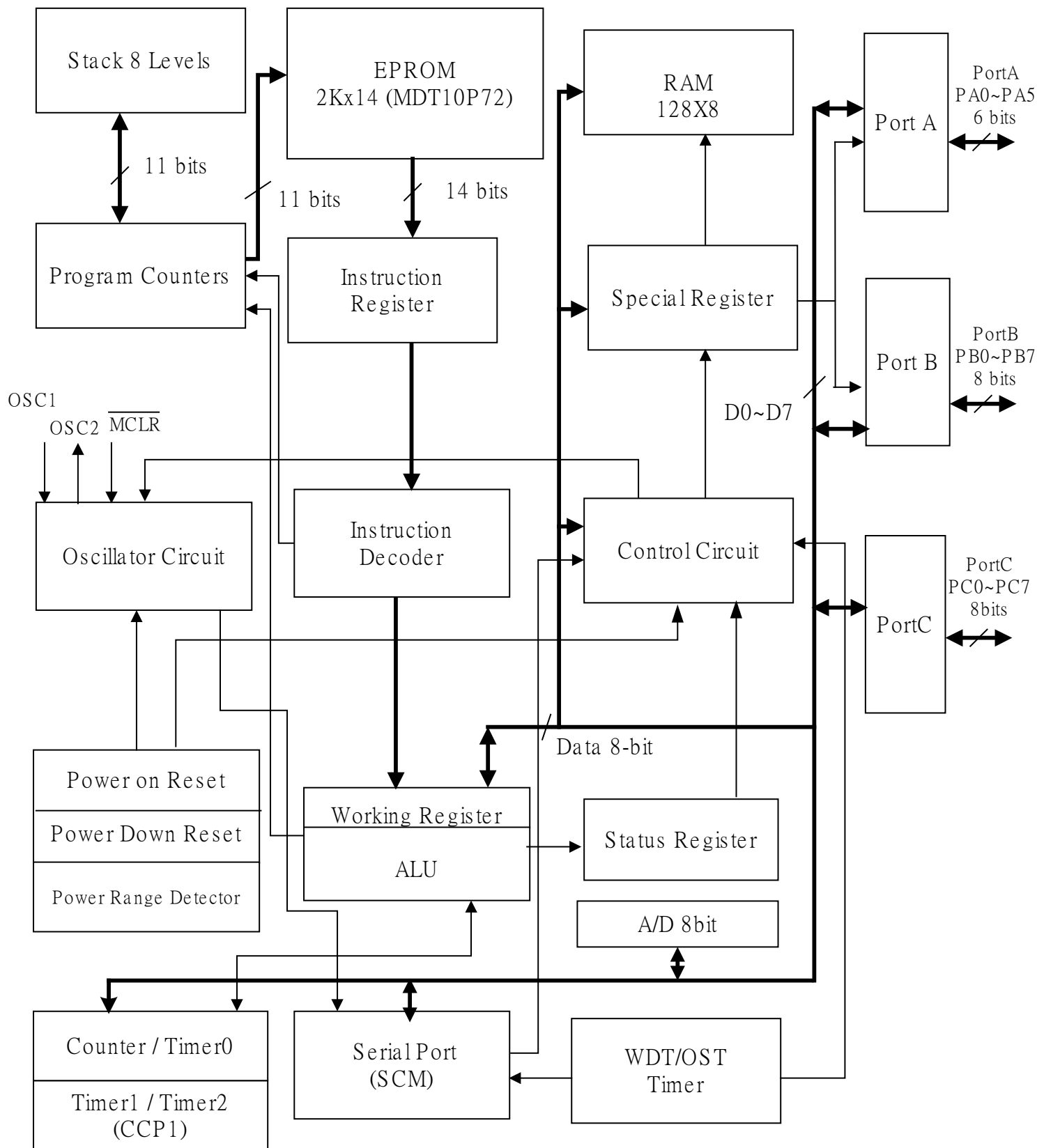
以上参数仅供参考

12. OSC1 和 PORT OUTPUT 必要条件:

OSC1 高电平至 PORT OUTPUT 有效	100ns (典型值)
PORT OUTPUT 上升时间	40ns (典型值)
PORT OUTPUT 下降时间	40ns (典型值)

以上参数仅供参考

10. 方块图



This specification are subject to be changed without notice. Any latest information please preview